Der zeitliche Ablauf des Master-Studiums „Elektrotechnik und Informationstechnik (M.Sc.)“ an der Hochschule Schmalkalden

- Der zeitliche Ablauf (Studienplan) des Studiums kann zu Beginn von jedem Studierenden individuell aus zwei Möglichkeiten gewählt werden:
  a. Studienplan Vollzeit: Regelstudienzeit 3 Semester (2 für Lehrveranstaltungen und Projektarbeit, 1 für Masterarbeit)
     Dieser Studienplan ist für alle gedacht, die in möglichst kurzer Zeit einen Abschluss erwerben möchten.
  b. Studienplan Teilzeit: Regelstudienzeit 6 Semester (5 für Lehrveranstaltungen und Projektarbeit, 1 für Masterarbeit)
     Dieser Studienplan wendet sich an die Interessenten, die sich in Teilzeit beispielsweise parallel zur beruflichen Tätigkeit weiter qualifizieren wollen.


- Der Umfang der termingeplanten Lehrveranstaltungen (ohne Projektarbeit) für die Studierenden beträgt am Master-Tag in der Regel 8 SWS, an anderen Tagen zwischen 0 und 8 SWS.


- Die Wahlpflichtmodule sind in Clustern angeordnet, die eine Empfehlung für bevorzugt zu kombinierende Module darstellen, jedoch keinen verbindlichen Charakter haben. Jeder Studierende kann seinen Wahlpflichtkatalog individuell zusammenstellen.

- Studenten nach Vollzeit-Studienplan können zu Beginn jedes Semesters immatrikuliert werden, Teilzeitstudenten jährlich zum Beginn des Wintersemesters.

- Individuelle Vorstellungen, wie etwa die Anerkennung bereits erbrachter Leistungen, werden im Rahmen der gültigen Ordnungen gerne berücksichtigt. Sprechen Sie uns an!
Abblattschema Master EI: Zuordnung der einzelnen Module zu den Wochenenden in den jeweiligen Semestern:

<table>
<thead>
<tr>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
</tr>
</thead>
<tbody>
<tr>
<td>PM1</td>
<td>ST</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
</tr>
<tr>
<td>PM2</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
</tr>
<tr>
<td>PM3</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>ST</td>
</tr>
<tr>
<td>PM4</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
</tr>
<tr>
<td>PM5</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
</tr>
<tr>
<td>WM1</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
</tr>
<tr>
<td>WM2</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
</tr>
<tr>
<td>WM3</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
</tr>
<tr>
<td>WM4</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
</tr>
<tr>
<td>WM5</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
</tr>
<tr>
<td>WM6</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
</tr>
<tr>
<td>WM7</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
</tr>
<tr>
<td>WM8</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
</tr>
<tr>
<td>WM9</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
</tr>
<tr>
<td>WM10</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>MT</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
<td>ST</td>
</tr>
</tbody>
</table>

minimale und empfohlene maximale wöchentliche Präsenzzeit für fakultätsweite Lehrveranstaltungen (ohne Projektarbeit) in Semesterwochenstunden (SWS):

Schedule normal:

<table>
<thead>
<tr>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
<th></th>
</tr>
</thead>
<tbody>
<tr>
<td>Stunden</td>
<td>12/16</td>
<td>12/16</td>
<td>12/12</td>
<td>12/12</td>
<td>8/16</td>
<td>12/16</td>
<td>12/12</td>
<td>12/12</td>
<td>8/16</td>
<td>12/12</td>
<td>8/16</td>
<td>12/12</td>
<td>8/16</td>
<td>12/12</td>
</tr>
</tbody>
</table>

Schedule teilzeit:


Zuordnung der einzelnen Lehrveranstaltungen

Pflichtmodule:

<table>
<thead>
<tr>
<th>PM1</th>
<th>Projektmanagement</th>
<th>Winter</th>
</tr>
</thead>
<tbody>
<tr>
<td>PM2</td>
<td>Elterngelbe Systeme</td>
<td>Winter</td>
</tr>
<tr>
<td>PMA</td>
<td>Angewandte Mathematik</td>
<td>Sommer</td>
</tr>
<tr>
<td>PM5</td>
<td>Systemtheorie und Signalverarbeitung</td>
<td>Winter</td>
</tr>
<tr>
<td>PM6</td>
<td>Software Engineering und Soft Computing</td>
<td>Winter</td>
</tr>
<tr>
<td>PM8</td>
<td>Theoretische Elektrotechnik</td>
<td>Winter</td>
</tr>
</tbody>
</table>

Wahlfachmodule:

<table>
<thead>
<tr>
<th>WM1</th>
<th>Analogtechnik</th>
<th>Sommer Cluster 1</th>
</tr>
</thead>
<tbody>
<tr>
<td>WM2</td>
<td>Bildverarbeitung und Navigation</td>
<td>Sommer Cluster 2</td>
</tr>
<tr>
<td>WM3</td>
<td>Qualitätssicherung und -management</td>
<td>Sommer Cluster 3</td>
</tr>
<tr>
<td>WM4</td>
<td>Automatisierte Fertigungssysteme</td>
<td>Winter Cluster 4</td>
</tr>
<tr>
<td>WM5</td>
<td>&quot;Multi-Nature&quot; Systeme</td>
<td>Winter Cluster 5</td>
</tr>
<tr>
<td>WM6</td>
<td>Elektronische Steuerungs- und Regelungssysteme</td>
<td>Sommer Cluster 6</td>
</tr>
<tr>
<td>WM7</td>
<td>Realisierungstechnologien</td>
<td>Sommer Cluster 7</td>
</tr>
<tr>
<td>WM8</td>
<td>Wirtschaftlichkeitsanalysen und -bewertungen</td>
<td>Sommer Cluster 8</td>
</tr>
<tr>
<td>WM10</td>
<td>Ausgewählte nachrichtentechnische Systeme</td>
<td>Sommer Cluster 9</td>
</tr>
<tr>
<td>WM11</td>
<td>Energemanagement</td>
<td>Winter Cluster 10</td>
</tr>
<tr>
<td>WM12</td>
<td>Integrierte &quot;Mixed-Signal&quot; Schaltungen</td>
<td>Winter Cluster 11</td>
</tr>
</tbody>
</table>

Cluster der Wahlfachmodule: Alle Veranstaltungen eines Clusters sollten von einem Studierenden besucht werden können!

Cluster 1: Automatisierungstechnik, Analogtechnik, Automatisierte Fertigungssysteme, Elektronische Steuerungs- und Regelungssysteme
Cluster 2: Elektrische Energietechnik, Energemanagement
Cluster 5: Nichttechnische Fächer: Qualitätsicherung und -Management, Wirtschaftlichkeitsanalysen und -bewertungen

Weitere Abkürzungen:

<table>
<thead>
<tr>
<th>MT: Master-Tag, z.B. Montag</th>
<th>(Studenten im Schedule teilzeit sind vorrangig nur am Master-Tag anweisend)</th>
</tr>
</thead>
<tbody>
<tr>
<td>ST: sonstiger Wochentag</td>
<td></td>
</tr>
</tbody>
</table>

Abb1: Das Schema für den zeitlichen Ablauf des Masters „Elektrotechnik und Informationstechnik“ (M.Sc.) an der Fakultät Elektrotechnik der Hochschule Schmalkalden